



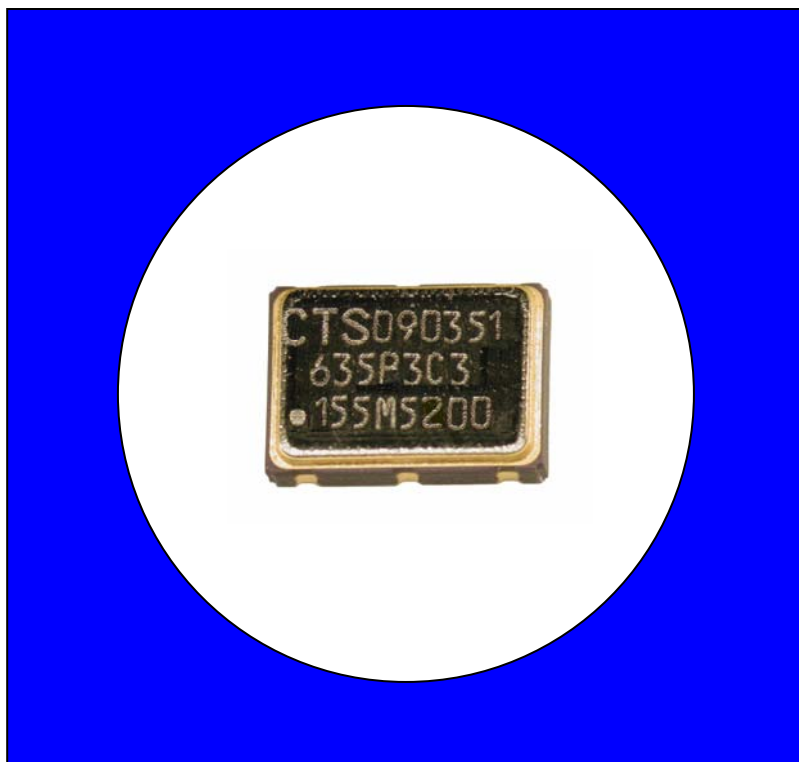
LVPECL or LVDS CLOCK OSCILLATOR

FEATURES

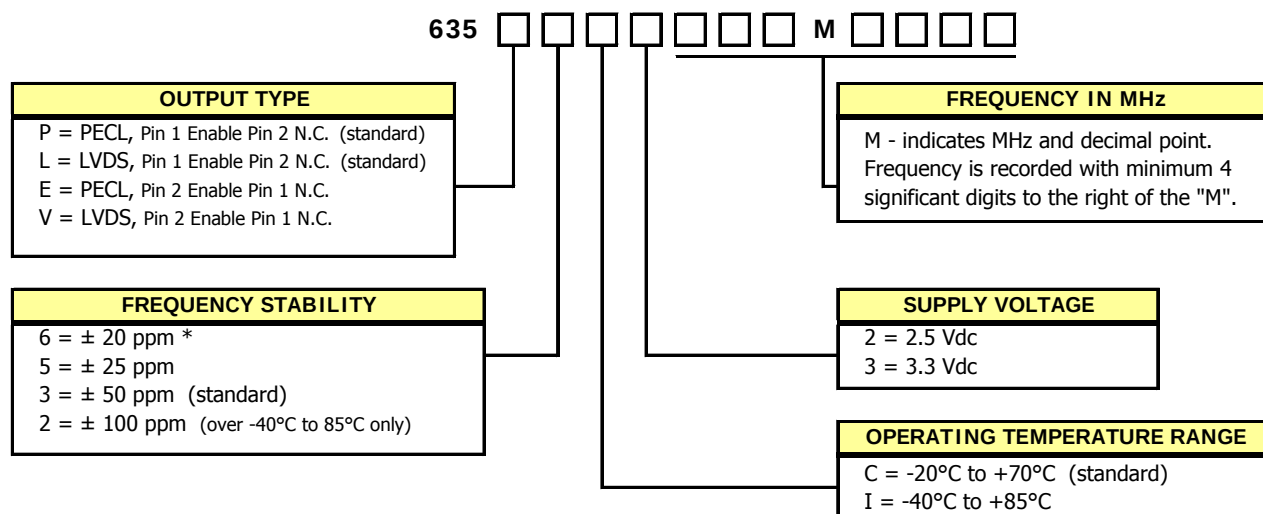
- Standard 7.5x5.0mm Surface Mount Footprint
- Differential LVPECL or LVDS Output
- **Fundamental or Overtone Crystal**
- Low Phase Jitter
- Frequency Range 19.44 – 250 MHz
- Frequency Stability, ± 50 ppm Standard (± 20 ppm, ± 25 ppm and ± 100 ppm available)
- +2.5Vdc or +3.3Vdc Operation
- Operating Temperature to -40°C to $+85^{\circ}\text{C}$
- Output Enable Standard
- Tape & Reel Packaging
- **RoHS/Green Compliant (6/6)**

DESCRIPTION

The Model 635 is a ceramic packaged Clock oscillator offering reduced size and enhanced stability. The small size means it is perfect for any application. The enhanced stability means it is the perfect choice for today's communications applications that require tight frequency control.



ORDERING INFORMATION



* - Not available with 'I' temperature range. Consult factory for availability before ordering.

Example Part Number: 635P3C3155M5200



Model 635
7.5x5.0mm Low Cost
LVPECL or LVDS Clock Oscillator

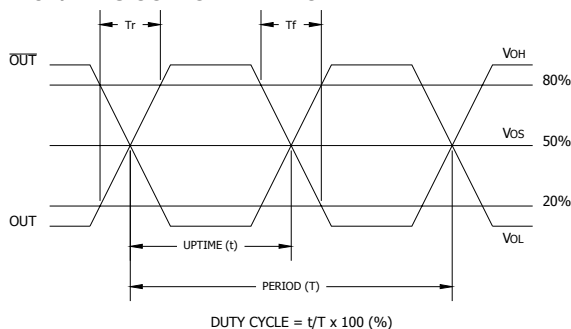
ELECTRICAL CHARACTERISTICS

	PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNIT
Absolute Maximums	Maximum Supply Voltage	V_{CC}	-	-0.5	-	5.0	V
	Storage Temperature	T_{STG}	-	-55	-	125	°C
	Frequency Range (See Note 1) LVPECL and LVDS	f_0	-	19.44	-	250	MHz
	Frequency Stability (See Note 2 and Ordering Information)	$\Delta f/f_0$	-	-	-	20, 25, 50 or 100	± ppm
	Operating Temperature Commercial Industrial	T_A	-	-20 -40	25	70 85	°C
Electrical and Waveform Parameters	Supply Voltage	V_{CC}	± 5 %	2.38 3.14	2.5 3.3	2.63 3.47	V
	Supply Current LVPECL LVDS	I_{CC}	Maximum Load	- -	50 25	100 60	mA
	Start Up Time	T_S	Application of V_{CC}	-	3	5	ms
	Phase Jitter	t_{jrms}	Bandwidth 12 kHz - 20 MHz	-	-	1	ps RMS
	Period Jitter	p_{jrms}	-	-	-	5	ps RMS
	Enable Function		Standby				
	Enable Input Voltage	V_{IH}	Pin 1 or Pin 2 Logic '1', Output Enabled	0.7* V_{CC}	-	-	V
	Disable Input Voltage	V_{IL}	Pin 1 or Pin 2 Logic '0', Output Disabled	-	-	0.3* V_{CC}	
	Disable Current	I_{IL}	Pin 1 or Pin 2 Logic '1', Output Disabled	-	-	20	µA
	Enable Time	T_{PLZ}	Pin 1 or Pin 2 Logic '1'	-	-	5	ns
	LVPECL WAVEFORM						
	Output Load	R_L	-	-	50	-	Ohms
	Output Duty Cycle	SYM	@ V_{CC} - 1.3V	45	-	55	%
	Output Voltage Levels						
	Logic '1' Level	V_{OH}	PECL Load	V_{CC} - 1.025V	-	-	V
	Logic '0' Level	V_{OL}	PECL Load	-	-	V_{CC} - 1.62V	
	Rise and Fall Time	T_R, T_F	@ 20% - 80% Levels	-	0.8 0.5	1.0 0.6	ns
	LVDS WAVEFORM						
	Output Load	R_L	Between Outputs	-	100	-	Ohms
	Output Duty Cycle	SYM	@ 1.25V	45	-	55	%
	Differential Output Voltage	V_{OD}	$R_L = 100$ Ohms	247	350	454	mV
	Differential Output Error	-	-	-	-	50	mV
	Offset Voltage	V_{OS}	LVDS Load	1.125	1.25	1.375	V
	Offset Error	-	-	-	-	50	mV
	Output Voltage Levels						
	Logic '1' Level	V_{OH}	LVDS Load	-	1.43	1.6	V
	Logic '0' Level	V_{OL}	LVDS Load	0.9	1.1	-	
	Rise and Fall Time	T_R, T_F	@ 20% - 80% Levels	-	0.8 0.5	1.0 0.6	ns

Notes:

1. For frequencies above 160 MHz consult factory for availability.
2. Inclusive of initial tolerance at time of shipment, changes in supply voltage, load, temperature and 10 year aging.

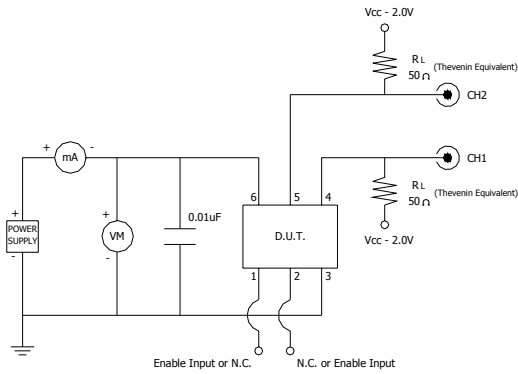
PECL/LVDS OUTPUT WAVEFORM



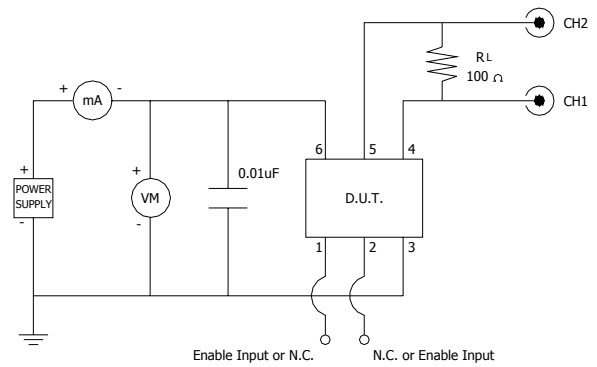
ENABLE TRUTH TABLE

PIN 1 or PIN 2	PIN 4 / PIN 5
Logic '1'	Output
Open	Output
Logic '0'	High Imp.

TEST CIRCUIT, PECL LOAD

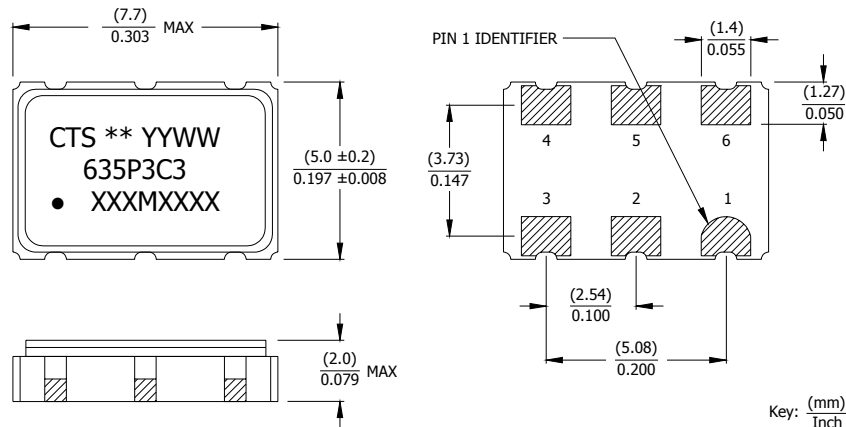


TEST CIRCUIT, LVDS LOAD



MECHANICAL SPECIFICATIONS

PACKAGE DRAWING



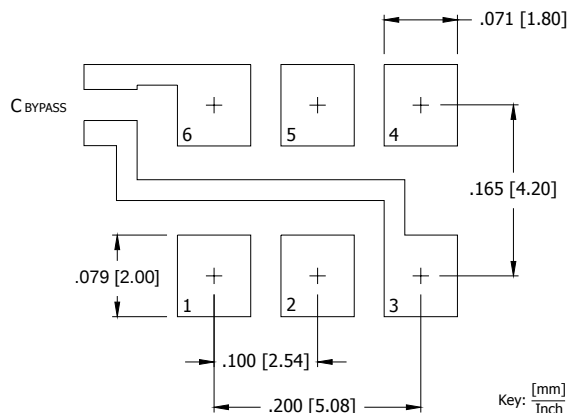
MARKING INFORMATION

1. ** - Manufacturing Site Code.
2. YYWW - Date code, YY - year, WW - week.
3. Truncated CTS part number.
4. XXXMXXXX - Frequency marked with 4 significant digits after the 'M'.

NOTES

1. Termination pads (e4), barrier-plating is nickel (Ni) with gold (Au) flash plate.
2. Reflow conditions per JEDEC J-STD-020.

SUGGESTED SOLDER PAD GEOMETRY



D.U.T. PIN ASSIGNMENTS

PIN	SYMBOL	DESCRIPTION
1	EOH or N.C.	Enable (std) or optional No Connect
2	EOH or N.C.	No Connect (std) or optional Enable
3	GND	Circuit & Package Ground
4	Output	RF Output
5	Output	Complimentary RF Output
6	V _{CC}	Supply Voltage

Компания «Life Electronics» занимается поставками электронных компонентов импортного и отечественного производства от производителей и со складов крупных дистрибьюторов Европы, Америки и Азии.

С конца 2013 года компания активно расширяет линейку поставок компонентов по направлению коаксиальный кабель, кварцевые генераторы и конденсаторы (керамические, пленочные, электролитические), за счёт заключения дистрибьюторских договоров

Мы предлагаем:

- Конкурентоспособные цены и скидки постоянным клиентам.
- Специальные условия для постоянных клиентов.
- Подбор аналогов.
- Поставку компонентов в любых объемах, удовлетворяющих вашим потребностям.
- Приемлемые сроки поставки, возможна ускоренная поставка.
- Доставку товара в любую точку России и стран СНГ.
- Комплексную поставку.
- Работу по проектам и поставку образцов.
- Формирование склада под заказчика.
- Сертификаты соответствия на поставляемую продукцию (по желанию клиента).
- Тестирование поставляемой продукции.
- Поставку компонентов, требующих военную и космическую приемку.
- Входной контроль качества.
- Наличие сертификата ISO.

В составе нашей компании организован Конструкторский отдел, призванный помогать разработчикам, и инженерам.

Конструкторский отдел помогает осуществить:

- Регистрацию проекта у производителя компонентов.
- Техническую поддержку проекта.
- Защиту от снятия компонента с производства.
- Оценку стоимости проекта по компонентам.
- Изготовление тестовой платы монтаж и пусконаладочные работы.



Тел: +7 (812) 336 43 04 (многоканальный)

Email: org@lifeelectronics.ru

www.lifeelectronics.ru