

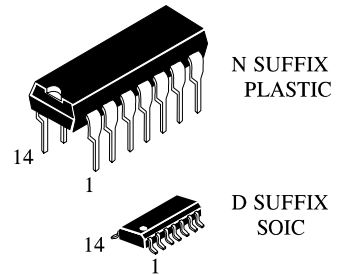
IN74LV14

HEX SCHMITT-TRIGGER INVERTER

The 74LV14 is a low-voltage Si-gate CMOS device and is pin and function compatible with 74HC/HCT14.

The 74LV14 provides six inverting buffers with Schmitt-trigger action.

- Wide Operating Voltage: 1.0 to 5.5 V
- Optimized for Low Voltage applications: 1.0 to 3.6 V
- Accepts TTL input levels between $V_{CC} = 2.7$ V and $V_{CC} = 3.6$ V
- Low input current

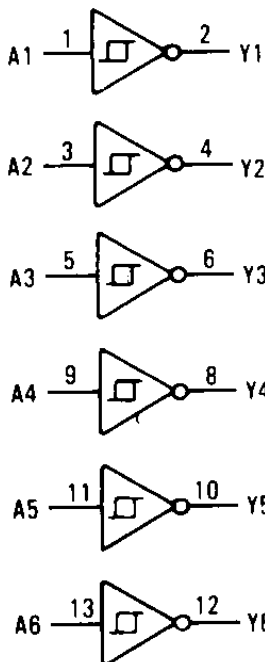


ORDERING INFORMATION

IN74LV14N Plastic
IN74LV14D SOIC
IZ74LV14 Chip

$T_A = -40^\circ \div 125^\circ$ C for all packages

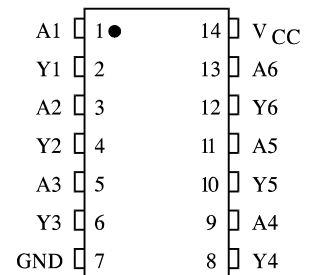
LOGIC DIAGRAM



$$Y = \bar{A}$$

PIN 14 = V_{CC}
PIN 7 = GND

PIN ASSIGNMENT



FUNCTION TABLE

Input	Output
A	$Y = \bar{A}$
L	H
H	L

IN74LV14

MAXIMUM RATINGS*

Symbol	Parameter	Value	Unit
V_{CC}	DC supply voltage (Referenced to GND)	-0.5 ÷ +7.0	V
I_{IK}^{*1}	DC input diode current	±20	mA
I_{OK}^{*2}	DC output diode current	±50	mA
I_O^{*3}	DC output source or sink current -bus driver outputs	±25	mA
I_{GND}	DC GND current for types with - bus driver outputs	±50	mA
I_{CC}	DC V_{CC} current for types with - bus driver outputs	±50	mA
P_D	Power dissipation per package, plastic DIP+ SOIC package+	750 500	mW
Tstg	Storage temperature	-65 ÷ +150	°C
T_L	Lead temperature, 1.5 mm from Case for 10 seconds (Plastic DIP), 0.3 mm (SOIC Package)	260	°C

*Maximum Ratings are those values beyond which damage to the device may occur. Functional operation should be restricted to the Recommended Operating Conditions.

+Derating - Plastic DIP: - 12 mW/°C from 70° to 125°C

SOIC Package: - 8 mW/°C from 70° to 125°C

*1: $V_I < -0.5V$ or $V_I > V_{CC}+0.5V$

*2: $V_O < -0.5V$ or $V_O > V_{CC}+0.5V$

*3: $-0.5V < V_O < V_{CC}+0.5V$

RECOMMENDED OPERATING CONDITIONS

Symbol	Parameter	Min	Max	Unit
V_{CC}	DC Supply Voltage (Referenced to GND)	1.0	5.5	V
V_{IN}, V_{OUT}	DC Input Voltage, Output Voltage (Referenced to GND)	0	V_{CC}	V
T_A	Operating Temperature, All Package Types	-40	+125	°C
t_r, t_f	Input Rise and Fall Time			ns
	1.0 V ≤ V_{CC} < 2.0 V	0	500	
	2.0 V ≤ V_{CC} < 2.7 V	0	200	
	2.7 V ≤ V_{CC} < 3.6 V	0	100	
	3.6 V ≤ V_{CC} ≤ 5.5 V	0	50	

This device contains protection circuitry to guard against damage due to high static voltages or electric fields. However, precautions must be taken to avoid applications of any voltage higher than maximum rated voltages to this high-impedance circuit. For proper operation, V_{IN} and V_{OUT} should be constrained to the range $GND \leq (V_{IN} \text{ or } V_{OUT}) \leq V_{CC}$.

Unused inputs must always be tied to an appropriate logic voltage level (e.g., either GND or V_{CC}). Unused outputs must be left open.

IN74LV14

DC ELECTRICAL CHARACTERISTICS (Voltages Referenced to GND)

Symbol	Parameter	Test Conditions	V _{CC} V	Guaranteed Limit						Unit
				25°C		-40°C ÷ 85°C		-40°C ÷ 125°C		
				min	max	min	max	min	max	
V _{IT+}	Positive-Going Input Threshold Voltage	V _O ≥ V _{OH}	1.2	0.45	0.95	0.4	1.0	0.4	1.0	V
			2.0	0.85	1.35	0.8	1.4	0.8	1.4	
			2.7	1.05	1.95	1.0	2.0	1.0	2.0	
			3.0	1.25	2.15	1.2	2.2	1.2	2.2	
			3.6	1.55	2.35	1.5	2.4	1.5	2.4	
			4.5	1.75	3.10	1.7	3.15	1.7	3.15	
			5.5	2.15	3.80	2.1	3.85	2.1	3.85	
V _{IT-}	Negative-Going Input Threshold Voltage	V _O ≤ V _{OL}	1.2	0.2	0.65	0.15	0.7	0.15	0.7	V
			2.0	0.35	0.85	0.3	0.9	0.3	0.9	
			2.7	0.45	1.35	0.4	1.4	0.4	1.4	
			3.0	0.65	1.45	0.6	1.5	0.6	1.5	
			3.6	0.85	1.75	0.8	1.8	0.8	1.8	
			4.5	0.95	1.95	0.9	2.0	0.9	2.0	
			5.5	1.15	1.15	1.1	2.26	1.1	2.26	
V _H	Hysteresis Voltage	V _O ≥ V _{OH}	1.2	0.2	0.65	0.15	0.7	0.15	0.7	V
		V _O ≤ V _{OL}	2.0	0.25	0.75	0.3	0.9	0.3	0.9	
			2.7	0.35	1.05	0.4	1.4	0.4	1.4	
			3.0	0.45	1.15	0.6	1.5	0.6	1.5	
			3.6	0.45	1.15	0.8	1.8	0.8	1.8	
			4.5	0.45	1.35	0.9	2.0	0.9	2.0	
			5.5	0.65	1.45	1.1	2.6	1.1	2.6	
V _{OH}	High-Level Output Voltage	V _I = V _{IH} – or V _{IL} I _O = -100 μA	1.2	1.05	-	1.0	-	1.0	-	V
			2.0	1.85	-	1.8	-	1.8	-	
			2.7	2.55	-	2.5	-	2.5	-	
			3.0	2.85	-	2.8	-	2.8	-	
			3.6	3.45	-	3.4	-	3.4	-	
			4.5	4.35	-	4.3	-	4.3	-	
			5.5	5.35	-	5.3	-	5.3	-	
V _{OH}	High-Level Output Voltage	V _I = V _{IH} – or V _{IL} I _O = -6.0 mA	3.0	2.48	-	2.40	-	2.20	-	V
			4.5	3.70	-	3.60	-	3.50	-	
		V _I = V _{IH} – or V _{IL} I _O = -12.0 mA								
V _{OL}	Low-Level Output Voltage	V _I = V _{IH} – or V _{IL} I _O = 100 μA	1.2	-	0.15	-	0.2	-	0.2	V
			2.0	-	0.15	-	0.2	-	0.2	
			2.7	-	0.15	-	0.2	-	0.2	
			3.0	-	0.15	-	0.2	-	0.2	
			3.6	-	0.15	-	0.2	-	0.2	
			4.5	-	0.15	-	0.2	-	0.2	
			5.5	-	0.15	-	0.2	-	0.2	

IN74LV14

DC ELECTRICAL CHARACTERISTICS (continuation)

Symbol	Parameter	Test Conditions	V _{CC} V	Guaranteed Limit						Unit
				25°C		-40°C ÷ 85°C		-40°C ÷ 125°C		
				min	max	min	max	min	max	
V _{OL}	Low-Level Output Voltage	V _I = V _{IH} – or I _O = 6.0 mA	3.0	-	0.33	-	0.40	-	0.50	V
		V _I = V _{IH} – or V _{IL} I _O = 12.0 mA	4.5	-	0.40	-	0.55	-	0.65	
I _{IL}	Low-Level Input Leakage Current	V _I =0 V	5.5	-	-0.1	-	-1.0	-	-1.0	μA
I _{IH}	High-Level Input Leakage Current	V _I = V _{CC}	5.5	-	0.1	-	1.0	-	1.0	
I _{CC}	Quiescent Supply Current (per Package)	V _I =0 B or V _{CC} I _O = 0 μA	5.5	-	4.0	-	20	-	40	μA
I _{CC1}	Additional Quiescent Supply Current on input	V _I = V _{CC} - 0.6V I _O = 0 μA	2.7	-	0.2	-	0.5	-	0.85	mA
			3.6							

.AC ELECTRICAL CHARACTERISTICS (C_L=50 pF, t_{LH}=t_{HL} = 2.5 ns, R_L=1 kΩ)

Symbol	Parameter	Test Conditions	V _{CC} V	Guaranteed Limit						Unit
				25°C		-40°C ÷ 85°C		-40°C ÷ 125°C		
				min	max	min	max	min	max	
t _{PLH} , t _{PHL}	Propagation Delay, Input A to Output Y (Figure 1)	V _I =0 V or V ₁ t _{LH} = t _{HL} =2.5 ns C _L = 50 pF R _L = 1 kΩ	1.2	-	150	-	170	-	200	ns
			2.0	-	28	-	37	-	48	
			2.7	-	22	-	28	-	35	
			3.0	-	17	-	22	-	28	
			4.5	-	14	-	18	-	23	
C _I	Input Capacitance		5.5	-	7.0	-	7.0	-	7.0	pF
C _{PD}		V _I =0 V or V _{CC}	5.5	-	30	-	30	-	30	pF

IN74LV14

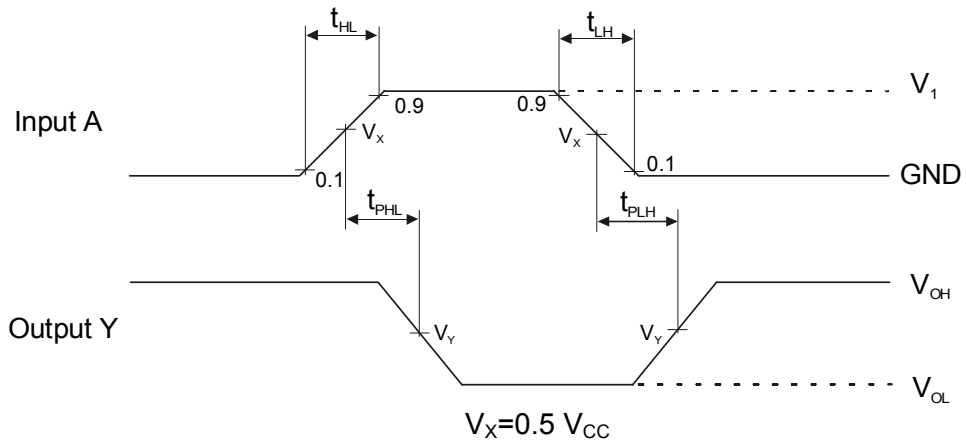


Figure 1. Switching Waveforms

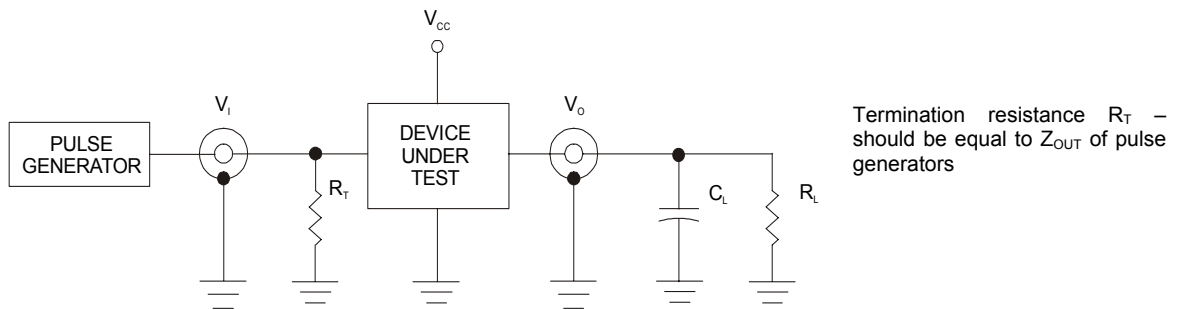
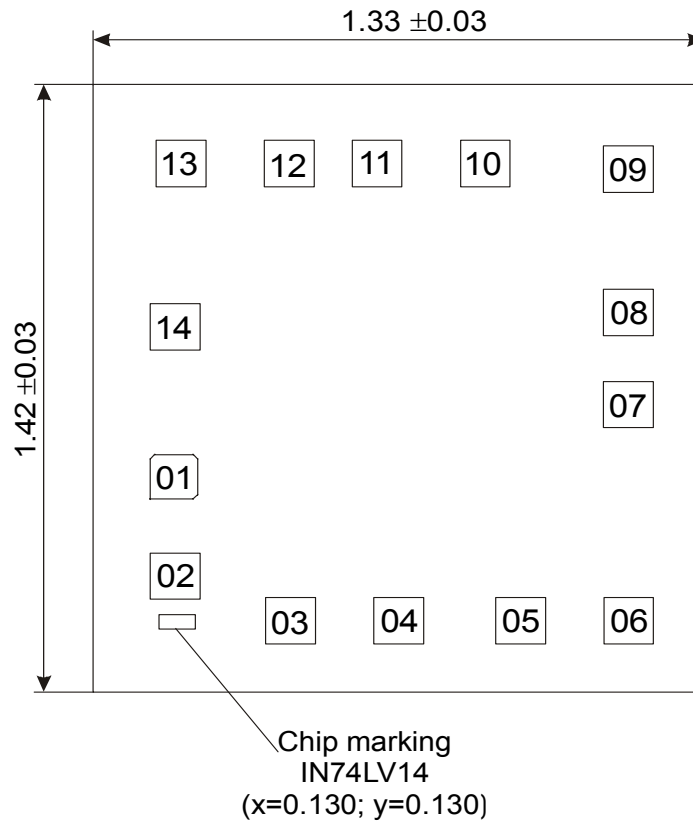


Figure 2. Test Circuit

IN74LV14

CHIP PAD DIAGRAM IZ74LV14



Pad size 0.108 x 0.108 mm (Pad size is given as per metallization layer)
Thickness of chip 0.46 ± 0.02 mm

PAD LOCATION

Pad No	Symbol	X	Y
01	A1	0.130	0.463
02	Y1	0.130	0.230
03	A2	0.381	0.126
04	Y2	0.616	0.126
05	A3	0.881	0.126
06	Y3	1.116	0.126
07	GND	1.115	0.631
08	Y4	1.115	0.846
09	A4	1.115	1.181
10	Y5	0.804	1.194
11	A5	0.569	1.194
12	Y6	0.378	1.194
13	A6	0.143	1.194
14	V _{CC}	0.130	0.813

Компания «Life Electronics» занимается поставками электронных компонентов импортного и отечественного производства от производителей и со складов крупных дистрибьюторов Европы, Америки и Азии.

С конца 2013 года компания активно расширяет линейку поставок компонентов по направлению коаксиальный кабель, кварцевые генераторы и конденсаторы (керамические, пленочные, электролитические), за счёт заключения дистрибьюторских договоров

Мы предлагаем:

- Конкурентоспособные цены и скидки постоянным клиентам.
- Специальные условия для постоянных клиентов.
- Подбор аналогов.
- Поставку компонентов в любых объемах, удовлетворяющих вашим потребностям.
- Приемлемые сроки поставки, возможна ускоренная поставка.
- Доставку товара в любую точку России и стран СНГ.
- Комплексную поставку.
- Работу по проектам и поставку образцов.
- Формирование склада под заказчика.
- Сертификаты соответствия на поставляемую продукцию (по желанию клиента).
- Тестирование поставляемой продукции.
- Поставку компонентов, требующих военную и космическую приемку.
- Входной контроль качества.
- Наличие сертификата ISO.

В составе нашей компании организован Конструкторский отдел, призванный помогать разработчикам, и инженерам.

Конструкторский отдел помогает осуществить:

- Регистрацию проекта у производителя компонентов.
- Техническую поддержку проекта.
- Защиту от снятия компонента с производства.
- Оценку стоимости проекта по компонентам.
- Изготовление тестовой платы монтаж и пусконаладочные работы.



Тел: +7 (812) 336 43 04 (многоканальный)

Email: org@lifeelectronics.ru